M1
DRV
M2

M1
Addr:
M2
M1
M0
Rst
Boot

M1
Addr:
M2
M1
M0
Rst
Boot

M1
DRV
M2

M1
DRV
M2

M1
Addr:
M2
M1
M0
Rst
Boot

M1
DRV
M2

M1
Addr:
M2
M1
M0
Rst
Boot

M1
DRV
M2

M1
Addr:
M2
M1
M0
Rst
Boot